



清华大学出版社有限公司

北京市海淀区双清路学研大厦 邮政编码:100084 Tel:(010)62783933 Fax:(010)62770278

数字电路与逻辑设计——基于 Verilog HDL 和 Quartus Prime (新形态版)

面向“新工科”建设，突出实践能力培养，双色印刷|728 分钟视频讲解|全套教学资源，电子信息教指委规划教材

作者：何晶、杨霏

丛书名：普通高等教育电子信息类专业系列教材

定价：69 元

印次：1-1

ISBN：9787302684374

出版日期：2025.04.01

配套资源

- **程序代码等资源**：扫描目录上方或此处的二维码下载（注:请先扫描封底刮刮卡中的文泉云盘防盗码进行绑定后再获取资源）。



- **教学课件、教学大纲、习题答案等资源**：扫描下方二维码下载。



- **微课视频（728 分钟, 86 集）**：扫描书中相应章节中的二维码在线学习（注:请先扫描封底刮刮卡中的文泉云盘防盗码进行绑定后再获取资源）。